

PTSLOO\_AU

16.12.2021

**Bloc de contact lumineux à impulsion**



**Données Générales**

Référence	PTSLOO_AU
Description	Bloc de contact à manoeuvre positive d'ouverture, contacts dorés, pour montage séparé
Homologations	CCC, CE, cURus, ENEC10, VDE, TÜV_Süd, UKCA
Type de contacts	2NF
Degré de protection	IP00
Course d'actionnement	2,3 mm
Type de connexion	raccordement pour circuits imprimés
Matériau des contacts	AgNi, doré
Température de stockage	-40°C ... 80°C
Température de fonctionnement max.	-25°C ... 70°C
Durée de vie mécanique	1 million de cycles de manoeuvres
Durée de vie électrique (charge nominale)	1 million de manoeuvres
Résistance de contact NF	< 50 mOhm (état neuf)
Temps de rebondissement NF	< 10ms
Contact NF à manoeuvre positive d'ouverture:	selon EN60947-5-1, supplément K

**Caractéristiques électriques selon la norme IEC/EN 60947-5-1 (VDE 0660 sect. 200)**

	courant alternatif	courant continu
Catégorie d'utilisation	-	-
Tension d'isolement assignée Ui	250 V	-
Tension de fonctionnement assignée Ue	-	-
Courant de fonctionnement assigné Ie	-	-
Puissance de coupure	-	-
Courant permanent thermique	-	-

**Caractéristiques techniques du lampe**

Douille de lampe sans douille, LED 3 mm intégrée



Tension de lampe max.	30 V AC/DC
Puissance de lampe max.	14 mA (24 V DC)
Définition	X1...anode, X2...cathode

### Caractéristiques électriques

Tension de commutation	20mV ... 42V AC/DC
Courant de commutation	1mA ... 250mA
Degré de pollution	2
Catégorie de surtension	II
Tension assignée de choc	2,5 kV

### Remarque

O = contact NF

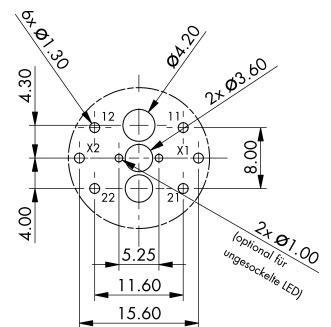
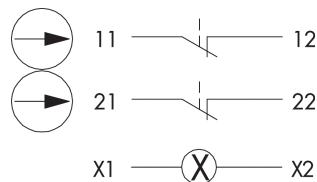
Le bloc de contact est enfiché dans le col de la tête de commande.  
Une entretoise assure une bonne distance entre le circuit imprimé et la plaque de montage.

Catégorie de surtension II (2,5kV), degré de pollution 2.

Indication de montage :  
Le décalage de position entre l'actionneur et l'élément de contact doit être dans un diamètre de cercle de 0,2 mm.

### Données selon UL508

Catégorie d'utilisation 42Vdc/100mA



Sicht auf Bestückungsseite der Leiterplatte

